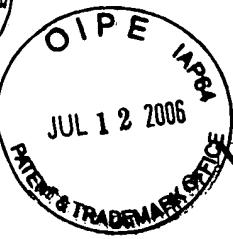




UNITED STATES PATENT AND TRADEMARK OFFICE



UNITED STATES DEPARTMENT OF COMMERCE
United States Patent and Trademark Office
Address: COMMISSIONER FOR PATENTS
P.O. Box 1450
Alexandria, Virginia 22313-1450
www.uspto.gov

NOTICE OF ALLOWANCE AND FEE(S) DUE

7590

07/05/2006

Siemens Corporation
Intellectual Property Department
186 Wood Avenue South
Iselin, NJ 08830

EXAMINER

CHOW, CHIH CHING

ART UNIT

PAPER NUMBER

2191

DATE MAILED: 07/05/2006

APPLICATION NO.	FILING DATE	FIRST NAMED INVENTOR	ATTORNEY DOCKET NO.	CONFIRMATION NO.
09/995,925	11/28/2001	Mark Gagner	2001P22392US	1140

TITLE OF INVENTION: APPARATUS AND METHOD FOR EXECUTING BLOCK PROGRAMS

APPLN. TYPE	SMALL ENTITY	ISSUE FEE	PUBLICATION FEE	TOTAL FEE(S) DUE	DATE DUE
nonprovisional	NO	\$1400	\$300	\$1700	10/05/2006

THE APPLICATION IDENTIFIED ABOVE HAS BEEN EXAMINED AND IS ALLOWED FOR ISSUANCE AS A PATENT. PROSECUTION ON THE MERITS IS CLOSED. THIS NOTICE OF ALLOWANCE IS NOT A GRANT OF PATENT RIGHTS. THIS APPLICATION IS SUBJECT TO WITHDRAWAL FROM ISSUE AT THE INITIATIVE OF THE OFFICE OR UPON PETITION BY THE APPLICANT. SEE 37 CFR 1.313 AND MPEP 1308.

THE ISSUE FEE AND PUBLICATION FEE (IF REQUIRED) MUST BE PAID WITHIN THREE MONTHS FROM THE MAILING DATE OF THIS NOTICE OR THIS APPLICATION SHALL BE REGARDED AS ABANDONED. THIS STATUTORY PERIOD CANNOT BE EXTENDED. SEE 35 U.S.C. 151. THE ISSUE FEE DUE INDICATED ABOVE REFLECTS A CREDIT FOR ANY PREVIOUSLY PAID ISSUE FEE APPLIED IN THIS APPLICATION. THE PTOL-85B (OR AN EQUIVALENT) MUST BE RETURNED WITHIN THIS PERIOD EVEN IF NO FEE IS DUE OR THE APPLICATION WILL BE REGARDED AS ABANDONED.

HOW TO REPLY TO THIS NOTICE:

I. Review the SMALL ENTITY status shown above.

If the SMALL ENTITY is shown as YES, verify your current SMALL ENTITY status:

A. If the status is the same, pay the TOTAL FEE(S) DUE shown above.

B. If the status above is to be removed, check box 5b on Part B - Fee(s) Transmittal and pay the PUBLICATION FEE (if required) and twice the amount of the ISSUE FEE shown above, or

If the SMALL ENTITY is shown as NO:

A. Pay TOTAL FEE(S) DUE shown above, or

B. If applicant claimed SMALL ENTITY status before, or is now claiming SMALL ENTITY status, check box 5a on Part B - Fee(s) Transmittal and pay the PUBLICATION FEE (if required) and 1/2 the ISSUE FEE shown above.

II. PART B - FEE(S) TRANSMITTAL should be completed and returned to the United States Patent and Trademark Office (USPTO) with your ISSUE FEE and PUBLICATION FEE (if required). Even if the fee(s) have already been paid, Part B - Fee(s) Transmittal should be completed and returned. If you are charging the fee(s) to your deposit account, section "4b" of Part B - Fee(s) Transmittal should be completed and an extra copy of the form should be submitted.

III. All communications regarding this application must give the application number. Please direct all communications prior to issuance to Mail Stop ISSUE FEE unless advised to the contrary.

IMPORTANT REMINDER: Utility patents issuing on applications filed on or after Dec. 12, 1980 may require payment of maintenance fees. It is patentee's responsibility to ensure timely payment of maintenance fees when due.

PART B - FEE(S) TRANSMITTAL

Complete and send this form, together with applicable fee(s), to: **Mail** Mail Stop ISSUE FEE
Commissioner for Patents
P.O. Box 1450
Alexandria, Virginia 22313-1450
or Fax (571)-273-2885

INSTRUCTIONS: This form should be used for transmitting the ISSUE FEE and PUBLICATION FEE (if required). Blocks 1 through 5 should be completed where appropriate. All further correspondence including the Patent, advance orders and notification of maintenance fees will be mailed to the current correspondence address as indicated unless corrected below or directed otherwise in Block 1, by (a) specifying a new correspondence address; and/or (b) indicating a separate "FEE ADDRESS" for maintenance fee notifications.

CURRENT CORRESPONDENCE ADDRESS (Note: Use Block 1 for any change of address)

7590 07/05/2006

Siemens Corporation
Intellectual Property Department
186 Wood Avenue South
Iselin, NJ 08830

Note: A certificate of mailing can only be used for domestic mailings of the Fee(s) Transmittal. This certificate cannot be used for any other accompanying papers. Each additional paper, such as an assignment or formal drawing, must have its own certificate of mailing or transmission.

Certificate of Mailing or Transmission
I hereby certify that this Fee(s) Transmittal is being deposited with the United States Postal Service with sufficient postage for first class mail in an envelope addressed to the Mail Stop ISSUE FEE address above, or being facsimile transmitted to the USPTO (571) 273-2885, on the date indicated below.

(Depositor's name)

(Signature)

(Date)

APPLICATION NO.	FILING DATE	FIRST NAMED INVENTOR	ATTORNEY DOCKET NO.	CONFIRMATION NO.
09/995,925	11/23/2001	Mark Gagner	2001P22392US	1140

TITLE OF INVENTION: APPARATUS AND METHOD FOR EXECUTING BLOCK PROGRAMS

APPLN. TYPE	SMALL ENTITY	ISSUE FEE	PUBLICATION FEE	TOTAL FEE(S) DUE	DATE DUE
nonprovisional	NO	\$1400	\$300	\$1700	10/05/2006
EXAMINER	ART UNIT		CLASS-SUBCLASS		
CHOW, CHIH CHING	2191		700-276000		

1. Change of correspondence address or indication of "Fee Address" (37 CFR 1.363).

Change of correspondence address (or Change of Correspondence Address form PTO/SB/122) attached.
 "Fee Address" indication (or "Fee Address" Indication form PTO/SB/47; Rev 03-02 or more recent) attached. Use of a Customer Number is required.

2. For printing on the patent front page, list

(1) the names of up to 3 registered patent attorneys or agents OR, alternatively,
(2) the name of a single firm (having as a member a registered attorney or agent) and the names of up to 2 registered patent attorneys or agents. If no name is listed, no name will be printed.

1 _____
2 _____
3 _____

3. ASSIGNEE NAME AND RESIDENCE DATA TO BE PRINTED ON THE PATENT (print or type)

PLEASE NOTE: Unless an assignee is identified below, no assignee data will appear on the patent. If an assignee is identified below, the document has been filed for recordation as set forth in 37 CFR 3.11. Completion of this form is NOT a substitute for filing an assignment.

(A) NAME OF ASSIGNEE

(B) RESIDENCE: (CITY and STATE OR COUNTRY)

Please check the appropriate assignee category or categories (will not be printed on the patent): Individual Corporation or other private group entity Government

4a. The following fee(s) are enclosed:

Issue Fee
 Publication Fee (No small entity discount permitted)
 Advance Order - # of Copies _____

4b. Payment of Fee(s):

A check in the amount of the fee(s) is enclosed.
 Payment by credit card. Form PTO-2038 is attached.
 The Director is hereby authorized by charge the required fee(s), or credit any overpayment, to Deposit Account Number _____ (enclose an extra copy of this form).

5. Change in Entity Status (from status indicated above)

a. Applicant claims SMALL ENTITY status. See 37 CFR 1.27. b. Applicant is no longer claiming SMALL ENTITY status. See 37 CFR 1.27(g)(2).

The Director of the USPTO is requested to apply the Issue Fee and Publication Fee (if any) or to re-apply any previously paid issue fee to the application identified above. NOTE: The Issue Fee and Publication Fee (if required) will not be accepted from anyone other than the applicant; a registered attorney or agent; or the assignee or other party in interest as shown by the records of the United States Patent and Trademark Office.

Authorized Signature _____

Date _____

Typed or printed name _____

Registration No. _____

This collection of information is required by 37 CFR 1.311. The information is required to obtain or retain a benefit by the public which is to file (and by the USPTO to process) an application. Confidentiality is governed by 35 U.S.C. 122 and 37 CFR 1.14. This collection is estimated to take 12 minutes to complete, including gathering, preparing, and submitting the completed application form to the USPTO. Time will vary depending upon the individual case. Any comments on the amount of time you require to complete this form and/or suggestions for reducing this burden, should be sent to the Chief Information Officer, U.S. Patent and Trademark Office, U.S. Department of Commerce, P.O. Box 1450, Alexandria, Virginia 22313-1450. DO NOT SEND FEES OR COMPLETED FORMS TO THIS ADDRESS. SEND TO: Commissioner for Patents, P.O. Box 1450, Alexandria, Virginia 22313-1450.

Under the Paperwork Reduction Act of 1995, no persons are required to respond to a collection of information unless it displays a valid OMB control number.



UNITED STATES PATENT AND TRADEMARK OFFICE

UNITED STATES DEPARTMENT OF COMMERCE
United States Patent and Trademark Office
Address: COMMISSIONER FOR PATENTS
P.O. Box 1450
Alexandria, Virginia 22313-1450
www.uspto.gov

APPLICATION NO.	FILING DATE	FIRST NAMED INVENTOR	ATTORNEY DOCKET NO.	CONFIRMATION NO.
09/995,925	11/28/2001	Mark Gagner	2001P22392US	1140
7590	07/05/2006		EXAMINER	
Siemens Corporation Intellectual Property Department 186 Wood Avenue South Iselin, NJ 08830			CHOW, CHIH CHING	
			ART UNIT	PAPER NUMBER
			2191	
			DATE MAILED: 07/05/2006	

Determination of Patent Term Adjustment under 35 U.S.C. 154 (b)

(application filed on or after May 29, 2000)

The Patent Term Adjustment to date is 725 day(s). If the issue fee is paid on the date that is three months after the mailing date of this notice and the patent issues on the Tuesday before the date that is 28 weeks (six and a half months) after the mailing date of this notice, the Patent Term Adjustment will be 725 day(s).

If a Continued Prosecution Application (CPA) was filed in the above-identified application, the filing date that determines Patent Term Adjustment is the filing date of the most recent CPA.

Applicant will be able to obtain more detailed information by accessing the Patent Application Information Retrieval (PAIR) WEB site (<http://pair.uspto.gov>).

Any questions regarding the Patent Term Extension or Adjustment determination should be directed to the Office of Patent Legal Administration at (571)-272-7702. Questions relating to issue and publication fee payments should be directed to the Customer Service Center of the Office of Patent Publication at 1-(888)-786-0101 or (571)-272-4200.

Notice of Allowability	Application No.	Applicant(s)	
	09/995,925	GAGNER, MARK	
	Examiner	Art Unit	
	Chih-Ching Chow	2191	

-- The MAILING DATE of this communication appears on the cover sheet with the correspondence address--

All claims being allowable, PROSECUTION ON THE MERITS IS (OR REMAINS) CLOSED in this application. If not included herewith (or previously mailed), a Notice of Allowance (PTO-85) or other appropriate communication will be mailed in due course. **THIS NOTICE OF ALLOWABILITY IS NOT A GRANT OF PATENT RIGHTS.** This application is subject to withdrawal from issue at the initiative of the Office or upon petition by the applicant. See 37 CFR 1.313 and MPEP 1308.

1. This communication is responsive to 4/21/06.
2. The allowed claim(s) is/are 1-18.
3. Acknowledgment is made of a claim for foreign priority under 35 U.S.C. § 119(a)-(d) or (f).
 - a) All
 - b) Some*
 - c) None
 1. Certified copies of the priority documents have been received.
 2. Certified copies of the priority documents have been received in Application No. _____.
 3. Copies of the certified copies of the priority documents have been received in this national stage application from the International Bureau (PCT Rule 17.2(a)).

* Certified copies not received: _____.

Applicant has THREE MONTHS FROM THE "MAILING DATE" of this communication to file a reply complying with the requirements noted below. Failure to timely comply will result in ABANDONMENT of this application.
THIS THREE-MONTH PERIOD IS NOT EXTENDABLE.

4. A SUBSTITUTE OATH OR DECLARATION must be submitted. Note the attached EXAMINER'S AMENDMENT or NOTICE OF INFORMAL PATENT APPLICATION (PTO-152) which gives reason(s) why the oath or declaration is deficient.
5. CORRECTED DRAWINGS (as "replacement sheets") must be submitted.
 - (a) including changes required by the Notice of Draftsperson's Patent Drawing Review (PTO-948) attached
 - 1) hereto or 2) to Paper No./Mail Date _____.
 - (b) including changes required by the attached Examiner's Amendment / Comment or in the Office action of Paper No./Mail Date _____.

Identifying indicia such as the application number (see 37 CFR 1.84(c)) should be written on the drawings in the front (not the back) of each sheet. Replacement sheet(s) should be labeled as such in the header according to 37 CFR 1.121(d).
6. DEPOSIT OF and/or INFORMATION about the deposit of BIOLOGICAL MATERIAL must be submitted. Note the attached Examiner's comment regarding REQUIREMENT FOR THE DEPOSIT OF BIOLOGICAL MATERIAL.

Attachment(s)

1. Notice of References Cited (PTO-892)
2. Notice of Draftsperson's Patent Drawing Review (PTO-948)
3. Information Disclosure Statements (PTO-1449 or PTO/SB/08),
Paper No./Mail Date 5/12/05
4. Examiner's Comment Regarding Requirement for Deposit
of Biological Material
5. Notice of Informal Patent Application (PTO-152)
6. Interview Summary (PTO-413),
Paper No./Mail Date 6/16/06.
7. Examiner's Amendment/Comment
8. Examiner's Statement of Reasons for Allowance
9. Other _____.

Examiner's Amendment and Statement of Reasons for Allowance

1. This action is responsive to Applicant's amendment filed April 21, 2006.

Examiner's Amendment

2. An examiner's amendment to the record appears below. Should the changes and/or additions be unacceptable to applicant, an amendment may be filed as provided by 37 CFR 1.312. To ensure consideration of such an amendment, it MUST be submitted no later than the payment of the issue fee.

Authorization for this examiner's amendment was given in a telephone interview with Mr. Michael J. Wallace, Registration Number 44,486, on June 16, 2006 for obviating any potential 101 issues and put the claims in condition for allowance, see Interview Summary dated 6/16/2006.

The application has been amended as follows (also see attached facsimile dated 6/16/2006):

1. (Currently Amended) A controller for use in an heating, ventilation and air conditioning (HVAC) system for executing a block program to control at least one device in said system comprising:
 - a block table listing a plurality of records corresponding to a plurality of blocks in the block program provided in said controller;
 - a block library provided in said controller for holding a plurality of algorithms for executing functions associated with said blocks;
 - a block execution engine for executing said blocks in said block program in accordance with said associated algorithms; and
 - wherein said block execution engine selectively executes said blocks in the block program only when said block execution engine determines a new input value exists which is different from a previous input value to control said at least one device in said system.

2. (Previously Presented) The controller as defined in claim 1 further including an execution image file for storing descriptions of said blocks and connections between said blocks.
3. (Previously Presented) The controller as defined in claim 1 further including means for inputting/outputting data to and from said block execution engine.
4. (Previously Presented) The controller as defined in claim 1 wherein each of said records in said block table includes a field indicating whether a corresponding one of said blocks is to be executed by said block execution engine.
5. (Previously Presented) The controller as defined in claim 4 wherein each of said records in said block table further includes,
 - a field for indicating the type of function performed by said corresponding one of said blocks; and
 - a field for identifying said corresponding one of said blocks.
6. (Previously Presented) The controller, as defined in claim 5 wherein each of said records in said block table further includes,
 - at least one field for identifying at least one output connector connected to said corresponding one of said blocks.
 - at least one field for identifying at least one input connector connected to said corresponding one of said blocks,
 - at least one field for storing an input value of said corresponding one of said blocks, and
 - an output value field for storing an output value of said corresponding

one of said blocks.

7. (Previously Presented) The controller as defined in claim 1 further including a connector table listing a plurality of records of a plurality of connectors for operatively connecting said blocks.
8. (Previously Presented) The Controller as defined in claim 7 wherein each of said records in said connector table includes a field identifying one of said blocks to which a corresponding connector is connected at a first end, and at least one field for identifying at least one of said blocks to which said corresponding connector is connected at a first end, and at least one second end.
9. (Previously Presented) A computer-implemented method for executing a block program for controlling at least one device in an heating, ventilation and air conditioning (HVAC) system using a controller, comprising the steps of:
 - creating a block table of plurality of block records in the controller that correspond to a plurality of blocks used in the block program;
 - creating a library in the controller for holding a plurality of algorithms for executing functions associated with said blocks;
 - selectively setting a flag in said block records directly in response to when at least one input value of corresponding said blocks changes; and executing said algorithms of said blocks in said block program having corresponding block records that have said flag set to control said at least one device in said system.
10. (Previously Presented) The method as defined in claim 9 further including

the step of creating a connector table of records that correspond to connectors for operatively connecting said blocks.

11. (Previously Presented) Re method as defined in claim 10 further including the step of subsequently setting a flag in said records corresponding to said blocks that are connected to at least one output of said blocks that have been executed, if a value of said at least one output of said executed blocks has changed.

12. (Previously Presented) The method as defined in claim 11 wherein said step of subsequently setting said flag includes the steps of obtaining an identification of a connector corresponding to said at least one output of said execute blocks from said block records corresponding to said executed blocks, and obtaining an identification of blocks that are connected to said connector.

13. (Previously Presented) The method as defined in claim 10, wherein said block table and said connector tables are created from an execution image file storing said records for said blocks and said connectors.

14. (Previously Presented) The method as defined in claim 9 wherein said executing step is performed at every predetermined time interval.

15. (Previously Presented) The method as defined in claim 9 wherein said records in said block table are listed in an order corresponding to a predetermined order in which said blocks are adapted to be executed in said block program.

16. (Previously Presented) The method as defined in claim 15 wherein said executing step includes a step of checking each record in said block table in said listed order for said block records having said flag set.

17. (Currently Amended) A computer-implemented controller for use in an

heating, ventilation and air conditioning (HVAC) system having a block program for controlling at least one device in said system, comprising:

a block table, provided in said controller, listing a plurality of records corresponding to a plurality of function blocks in the block program, said blocks each having at least one input for receiving an input value and at least one output for outputting an output value;

a connector table listing records of connectors for operatively connecting said blocks;

a block library for holding algorithms associated with said blocks; and,

a block execution engine for executing said blocks in said block program in accordance with said associated algorithms;

wherein said block execution engine selectively executes said blocks in the block program only when said block execution engine determines a new input value is present which is different from a previous input value, wherein at least one device in said system is controlled in response to said block execution engine selectively executing a block.

18. (Previously Presented) The controller as defined in claim 17 further including means for inputting data to said block execution engine from the devices and the system, and outputting data to the devices and the system from said block execution engine.

-- The End --

Examiner's Statement of Reason(s) for Allowance

3. Claims 1-18 are allowed.

4. The following is an examiner's statement of reasons for allowance:

The prior arts of record: **Newman**, teaches a method of a block diagram simulator using a library for generation of a computer program, each block corresponds to a software procedure for performing at least one function and has at least one input or at least one output; **Cameron**, teaches an invention of pertains to a task scheduling system in a multicomputer having nodes arranged in a network; **Kaiser et al.**, teaches An environmental control system for use in a greenhouse or another structure which requires the control of an ambient condition regulating element in response to a plurality of sensed parameters; **Smith et al.**, teaches an improved building automation system is provided which is modular in design thus minimizing the amount of instruction necessary to affect control of a particular building system; **Barrett**, teaches a highly distributed direct digital process control system for use in controlling a fully distributed process includes at least one device controller independently monitoring and controlling a plurality of external devices for performing a complete process. And new arts made of record: U.S. Patent No. 6,944,584 by **Tenney**, teaches a simulation and control system, which allows developers to write control and simulation programs for controlling devices using object-oriented and graphical programming; US Patent No. 4,240,137 by **Matsumoto et al.**, teaches a computer which executes a program made up of a plurality of blocks comprises a program counter which designates an address of an instruction to be executed, first and second registers that stores entry addresses of first and second blocks respectively of the program, and a push down stack that stores an entry address of a third block of the program; and JP 01057304 A by **Maruyama et al.**, teaches a method to express a controlled system to be complexly operated by arranging a control element on the screen of a display device and registering optional control operation as a new control element.

However, none of them, taken alone or in combination (as indicated in REMARKS/ARGUMENTS dated 04/21/2006, pages 6-7) teaches the limitations of a method for a computer-implemented controller for use in an HVAC (heating/ventilation/air conditioning) system for executing a block program to control at least one device which comprising: a block table listing a plurality of records corresponding to a plurality of blocks in the block program provided in said controller; a block library provided in said controller for holding a plurality of executing functions associated with said blocks; a block execution engine for executing said blocks in said block program in accordance with said associated algorithms; and input value changes corresponding to the block program, in such a manner as recited in independent claims 1, 9, and 17; and a block execution engine for executing said blocks in said block program in accordance with said associated executing functions; and wherein said block execution engine selectively executes said blocks in the block program only when said block execution engine determines a new input value exists which is different from a previous input value to control said at least one device in said system, in such a manner as recited in independent claims 1 and 17; and selectively setting a flag in said block records directly in response to when at least one input value of corresponding said blocks changes, and executing said algorithms of said blocks in said block program having corresponding block records that have said flag set to control said at least one device in said system as recited in independent claim 9.

5. Any comments considered necessary by applicant must be submitted no later than the payment of the issue fee and, to avoid processing delays, should preferably accompany the issue fee. Such submissions should be clearly labeled "Comments on Statement of Reasons for Allowance."

6. Any inquiry concerning this communication or earlier communications from the examiner should be directed to Chih-Ching Chow whose telephone number is 571-272-3693. The examiner can normally be reached on 7:00am - 3:30pm.

If attempts to reach the examiner by telephone are unsuccessful, the examiner's supervisor, Wei Zhen can be reached on 571-272-3708. The fax phone number for the organization where this application or proceeding is assigned is 571-273-8300.

Information regarding the status of an application may be obtained from the Patent Application Information Retrieval (PAIR) system. Status information for published applications may be obtained from either Private PAIR or Public PAIR. Status information for unpublished applications is available through Private PAIR only. For more information about the PAIR system, see <http://pair-direct.uspto.gov>. Should you have questions on access to the Private PAIR system, contact the Electronic Business Center (EBC) at 866-217-9197 (toll-free).

Chih-Ching Chow
Examiner
Art Unit 2191
June 16, 2006

CC



WEI ZHEN
SUPERVISORY PATENT EXAMINER

Interview Summary	Application No.	Applicant(s)	
	09/995,925	GAGNER, MARK	
	Examiner Chih-Ching Chow	Art Unit 2191	

All participants (applicant, applicant's representative, PTO personnel):

(1) Chih-Ching Chow.

(3) _____.

(2) Mr. Michael J. Wallace Reg. No. 44,486.

(4) _____.

Date of Interview: 16 June 2006.

Type: a) Telephonic b) Video Conference
c) Personal [copy given to: 1) applicant 2) applicant's representative]

Exhibit shown or demonstration conducted: d) Yes e) No.
If Yes, brief description: _____.

Claim(s) discussed: 1 and 17.

Identification of prior art discussed: None.

Agreement with respect to the claims f) was reached. g) was not reached. h) N/A.

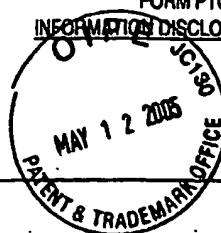
Substance of Interview including description of the general nature of what was agreed to if an agreement was reached, or any other comments: The 4/21/2006 Amendment recites all amendments as 'Previously Presented', however the contents were different from the previous version, which is amendment dated on 4/4/2006. The Examiner requested to change the amendments back to the 4/4/2006 version and add 'computer-implemented' controller for independent claims 1 and 17 in order to obviate possible 101 issue.

(A fuller description, if necessary, and a copy of the amendments which the examiner agreed would render the claims allowable, if available, must be attached. Also, where no copy of the amendments that would render the claims allowable is available, a summary thereof must be attached.)

THE FORMAL WRITTEN REPLY TO THE LAST OFFICE ACTION MUST INCLUDE THE SUBSTANCE OF THE INTERVIEW. (See MPEP Section 713.04). If a reply to the last Office action has already been filed, APPLICANT IS GIVEN A NON-EXTENDABLE PERIOD OF THE LONGER OF ONE MONTH OR THIRTY DAYS FROM THIS INTERVIEW DATE, OR THE MAILING DATE OF THIS INTERVIEW SUMMARY FORM, WHICHEVER IS LATER, TO FILE A STATEMENT OF THE SUBSTANCE OF THE INTERVIEW. See Summary of Record of Interview requirements on reverse side or on attached sheet.

Examiner Note: You must sign this form unless it is an Attachment to a signed Office action.

Chih-Ching Chow
Examiner's signature, if required

 FORM PTO-1449 INFORMATION DISCLOSURE STATEMENT 5/12/05 PATENT & TRADEMARK OFFICE	ATTY. DOCKET NO.: 2001P22392US	SERIAL NO.: 09/995,925
	APPLICANT(S): Mark Gagner	
	FILED: 1/28/2001	GROUP ART UNIT: 2122 219

U.S. PATENT DOCUMENTS						
EXAMINER INITIAL	DOCUMENT NUMBER	DATE	NAME	CLASS	SUB-CLASS	FILING DATE
C-C.	6,185,566	2/6/2001	Adams et al.	707	10	5/5/1998
	6,223,182	4/24/2001	Agarwal et al.	707	102	6/30/1998
	6,249,844	6/19/2001	Schloss et al.	711	122	11/13/1998
	6,457,021	9/24/2002	Berkowitz et al.	707	201	8/18/1998
	6,487,457	11/26/2002	Hull et al.	700	17	2/11/2000
	6,523,036	2/18/2003	Hickman et al.	707	10	8/1/2000
✓	2002/0152298	10/17/2002	Kikta et al.	709	223	1/11/2002

FOREIGN PATENT DOCUMENTS

EXAMINER INITIAL	DOCUMENT NUMBER	DATE	COUNTRY	CLASS	SUB-CLASS	TRANSLATION
						Yes No
						Yes No

OTHER (Including Author, Title, Date, Pertinent Pages, etc.)

EXAMINER	DATE CONSIDERED
Chh-Chh Chh	6/16/06

EXAMINER: Initial if reference considered, whether or not citation is in conformance with MPEP 609. Draw line through citation if not in conformance and not considered. Include copy of this form with next communication to Applicants.

Notice of References Cited		Application/Control No.	Applicant(s)/Patent Under Reexamination	
		09/995,925	GAGNER, MARK	
Examiner		Art Unit		Page 1 of 1
Chih-Ching Chow		2191		

U.S. PATENT DOCUMENTS

*		Document Number Country Code-Number-Kind Code	Date MM-YYYY	Name	Classification
*	A	US-6,944,584	09-2005	Tenney et al.	703/22
*	B	US-4,240,137	12-1980	Matsumoto et al.	712/242
*	C	US-5,325,526	06-1994	Cameron et al.	718/102
	D	US-			
	E	US-			
	F	US-			
	G	US-			
	H	US-			
	I	US-			
	J	US-			
	K	US-			
	L	US-			
	M	US-			

FOREIGN PATENT DOCUMENTS

*		Document Number Country Code-Number-Kind Code	Date MM-YYYY	Country	Name	Classification
	N	JP401057304 A	03-1989	Japan	MARUYAMA et al.	
	O					
	P					
	Q					
	R					
	S					
	T					

NON-PATENT DOCUMENTS

*		Include as applicable: Author, Title Date, Publisher, Edition or Volume, Pertinent Pages
	U	
	V	
	W	
	X	

*A copy of this reference is not being furnished with this Office action. (See MPEP § 707.05(a).)
Dates in MM-YYYY format are publication dates. Classifications may be US or foreign.

~15~

PAT-NO: JP401057304A

DOCUMENT-IDENTIFIER: JP 01057304 A

TITLE: METHOD FOR ANALYZING CONTROL SYSTEM

PUBN-DATE: March 3, 1989

INVENTOR-INFORMATION:

NAME

MARUYAMA, HARUMI

TAKANO, TAIKO

KATAYAMA, YASUNORI

KATAOKA, HIDEO

INT-CL (IPC): G05B017/02

US-CL-CURRENT: 700/182

ABSTRACT:

PURPOSE: To express a controlled system to be complexly operated by arranging a control element on the screen of a display device and registering optional control operation as a new control element.

CONSTITUTION: A control system CAD system is constituted of a step for initializing various variables required at the time of starting a CAD, a step for executing the input of a model for forming a block diagram indicating the flow states of signals in the control system based on various input processing, a step for executing the compile of each program defined by a user as the processing contents of a program block and executing link processing with programs in the whole control CAD system, a step for executing simulation, and a step for setting up various display specifications and displaying a graph. Optional control operation is described and registered as a new control element. Consequently, the restriction of a function such as a linear element provided by the system is removed, so that the analyzable range of the control system can be expanded.

COPYRIGHT: (C)1989,JPO&Japio

⑪ 公開特許公報 (A) 昭64-57304

⑪ Int. Cl.
G 05 B 17/02識別記号 庁内整理番号
7740-5H

⑬ 公開 昭和64年(1989)3月3日

審査請求 未請求 発明の数 1 (全14頁)

⑤ 発明の名称 制御系解析方法

⑥ 特 願 昭62-212798
⑦ 出 願 昭62(1987)8月28日

⑧ 発明者 丸山 晴美 茨城県日立市久慈町4026番地 株式会社日立製作所日立研究所内

⑨ 発明者 高野 たい子 茨城県日立市久慈町4026番地 株式会社日立製作所日立研究所内

⑩ 発明者 片山 恒紀 茨城県日立市久慈町4026番地 株式会社日立製作所日立研究所内

⑪ 発明者 片岡 秀雄 神奈川県横浜市戸塚区戸塚町5030番地 株式会社日立製作所ソフトウエア工場内

⑫ 出願人 株式会社日立製作所 東京都千代田区神田駿河台4丁目6番地

⑬ 代理人 弁理士 小川 勝男 外2名

明 細 書

1. 発明の名称

制御系解析方法

2. 特許請求の範囲

1. 予め設定された制御系の特定の動作を示す制御要素を画面上に対話的に配置し、前記画面上に配置された制御要素間を結線して制御対象のモデルを作成し、当該モデルを用いてシミュレーションを行う制御系解析方法において、任意の制御動作を記述し、前記記述された任意の制御動作を新たな制御要素として登録し、該登録された制御要素と前記予め設定された制御要素間で結線することを特徴とする制御系解析方法。
2. 特許請求の範囲第1項において、前記任意の制御動作はプログラミング言語により記述されることを特徴とする制御系解析方法。
3. 特許請求の範囲第1項において、前記登録された制御要素は、パラメータを持ち、計算毎に該パラメータ値を参照又は替換できる制御要素とすることを特徴とする制御系解析方法。

3. 発明の詳細な説明

【産業上の利用分野】

本発明は制御系を解析する方法に係り、特に複雑な動作を行うシステムの解析に好適な制御系を解析する方法に関する。

【従来の技術】

従来の制御系解析方法は、「HITAC マニユアル プログラムダクト GRADAS 自動制御設計システム HICAD/AC 8090-7-049-10」に記載されている。

この制御系解析方法は、ブロック線図をワークステーション上で作成し解析を行うものであり、線形要素又は一部非線形要素等のシステムが提供した機能を組合せてブロック線図を作成する。

一方、制御対象は多入力、多出力で非線形性を有する場合が有り、この場合前記システムが提供する機能の組合せでは表現できない。

【発明が解決しようとする問題点】

上記従来技術は、汎用的な非線形性を有する制御対象を記述する点に配慮がされておらず、複雑

な動作を表現することができない問題があつた。

本発明の目的は、任意の制御動作を新たな制御要素とすることにより制御対象の複雑な動作の表現を可能とし、制御系の解析可能な範囲を拡大することにある。

〔問題点を解決するための手段〕

上記目的は、予め設定された制御系の特定の動作を示す制御要素を表示装置の画面上に対話的に配置し、前記画面上に配置された制御要素間の結線を行い制御対象のモデルを作成し、シミュレーションを行う制御系解析方法において、任意の制御動作を記述し、前記記述された任意の制御動作を新たな制御要素として登録し、前記登録された制御要素と前記予め設定された制御要素間で結線を行うことにより達成される。

尚、前記任意の制御動作とは、予め設定された制御系の特定の動作以外の制御動作をいい、具体的には前記任意の制御動作はプログラム言語、電気回路図又はPAD図により記述される。

〔作用〕

種表示仕様を設定しグラフを表示する結果の表示ステップ50から構成される。

前記ステップ10, 50の実現方法は、例えば「HITACマニュアル プログラムダクト対話型図形制御プログラムIGCF CAD TCS /Hインターフェース編 8090-7-024-20 (以下、IGCFマニュアルと呼ぶ)」の第10頁から第24頁に記載されている。

また、前記ステップ30の実現方法は、例えば「HITACマニュアル プログラムダクト VOS2 VOS3 最適化FORTRAN77, HAP FORTRAN77 使用手引 8080-3-258-50」の第23頁から第41頁に記載されている。

前記モデル入力ステップ20の処理の流れを第3図に示す。

はじめにモデル入力命令が入力されると、命令の種類及び命令に必要な引数等を生成する前処理ステップ210を実行する。次に、前処理ステップ210から得られた命令が何であるかを判断するステップ220を実行し、以下各命令に応じて

任意の制御動作を記述し、新たな制御要素として登録する。それによって、線形要素又は一部非線形要素というシステムが提供した機能の制約がなくなるため、制御対象の複雑な動作の表現が可能となり、制御系の解析可能な範囲を拡大することができる。

〔実施例〕

以下、本発明の一実施例を第2図により説明する。ここでユーザが記述した任意の制御動作を登録する制御要素をプログラムブロックと呼ぶ。

制御系CADシステムは、CADを起動した時に必要な各種変数の初期設定を行うステップ10、次に各種入力処理によって制御系中信号の流れの様子を表わすブロック線図を作成するモデルの入力を実行するステップ20、ユーザがプログラムブロックの処理内容として定義した各プログラムのコンパイルを行い制御系CADシステム全体体のプログラムとのリンク処理を実行するステップ30、各種計算のための計算条件を定め計算を行うシミュレーションを実行するステップ40、各

処理を行う。

命令がブロック線図の構成要素であるシンボルを配置する命令である場合は、次のような処理が行われる。シンボル数が増加するため、新しいシンボルに付随する情報を格納する新しいメモリを、前記メモリの参照を容易に行わしむるために作成するシンボルマップに追加するステップ230が実行され、次にその新しいメモリに前処理ステップ210から必要な引数として得られた各情報を代入するステップ240が実行される。

命令がシンボル結線である場合は、次のような処理が行われる。前処理ステップ210から必要な引数として、入力端子側と出力端子側のシンボルの情報を得られている。結線によって、入力端子側のシンボルから出力端子側のシンボルへ信号が流れることが示されるため、それに合致するように入端子側と出端子側のシンボルに付随する該当情報をそれぞれ更新するステップ250, 260が実行される。

命令がプログラム編集の場合は、別ウインドウ

で、ユーザが前記プログラムブロックの処理内容として定義したプログラムを編集するステップ270を実行する。

次にモデル入力の結果を出力する後処理ステップ290を実行し、次の命令が入力されると、前処理ステップ210から再びくりかえし実行する。

モデル入力終了命令が入力されると、判断ステップ220によって、次に終了処理ステップ280を実行する。

前記ステップ210、290の実現方法は、例えば「IGFマニュアル」の第10頁から第24頁に記載されている。

次にモデル入力ステップ20において、前処理ステップ210から得られた命令がシンボル編集である場合に使用されるシンボルマップに含まれるメモリのデータ構造の概要を第4図(a)に、具体的な実現方法の一例であるリスト構造を第4図(b)に示す。

但し以後は簡略化のため、ポインタを省略した第4図(a)の如く、表現することとする。

引数変数には、種別変数の内容に応じた数値の組が格納される。本図は、FUNCが3つの引数P1, P2, P3をもつ例を示すものである。

伝搬元変数には、BOXという名前のシンボルに情報を伝搬するシンボルの名前FROM1, FROM2が格納される。

伝搬先変数には、前記シンボルBOXが情報を伝搬する先のシンボルの名前TOが格納される。

このような場合、FROM1, FROM2, TOというシンボル名に対応する3個のメモリがシンボル名BOXのメモリが含まれているシンボルマップの中に、同時に存在することになる。

次に、種別がプログラムブロックである場合のシンボルマップに含まれるメモリのデータ構造の概要を第4図(c)に、具体的な実現方法の一例であるリスト構造を第4図(d)に示す。

但し、以後は第4図(a)と同様に第4図(c)の如く表現することとする。

種別が前記一般の場合には、ブロック線図で用いられる基本記号や伝達関数や入力等なので、そ

1つのブロック線図には、各1個の前記シンボルマップがわりあてられる。シンボルマップは、シンボルに付随する情報を格納するメモリから構成される。

シンボルマップに含まれるメモリの個数は、そのとき存在しているシンボルの数に等しく、シンボル編集(追加または削除)によって、メモリの個数が増減する。

前記メモリは、名前変数、種別変数が各1個、種別変数の内容に応じて個数が決まる引数変数、および、はじめは零個であるが、シンボル編集によって個数が増減する伝搬元変数と伝搬先変数から構成される。以下、第4図(a)を例に説明する。

名前変数には、シンボルの名称を表す唯一の文字列が格納される。本図においてはBOXが格納されている。種別変数には、一般的の場合にはブロック線図で用いられる基本記号、伝達関数、入力等の種類が格納される。ここでは、FUNCとする。

これに応じて引数変数、伝搬元変数と伝搬先変数の個数の規則が決まつていた。

種別がプログラムブロックである場合には、ユーザがプログラムブロックの処理内容として定義したプログラムの属性をシンボルのメモリ中に保持する必要がある。そのため種別変数には、プログラム名のみならず、入力個数、出力個数、引数個数のメモリのアドレスがわりあてられ、各値が代入される。

例えば、第4図(c)では「プログラムブロックの処理内容はPROCという名前のプログラムであり、そのプログラムは2個の入力と1個の出力と1個の引数をもつている」とユーザが定義している場合であり、入力個数2、出力個数1、引数個数1が代入されているため引数変数、伝搬元変数、伝搬先変数の個数が、それぞれ1個、2個、1個となつている。

シミュレーションを行うステップ40を第5図に示す。

はじめに、シンボルマップから、計算の順序な

どを格納しておく各シンボルの計算順序及び前回値と今回値の配列を示す図（以下、計算配列を称す）を作成するステップ410を実行する。次に、ステップ420でユーザが入力したシミュレーション条件、計算を行う始めの時刻と終わりの時刻などから、計算時刻変数TIMEを初期化したり、計算回数Nや計算きざみDLTを設定する。次にステップ430で、初期計算時刻での値を求め、計算時刻、計算結果などを保存する結果表に格納する。

計算時刻変数TIMEをステップ450で計算きざみずつ増やしながら、その時刻TIMEにおける計算を行なうステップ460を実行し、計算結果を結果表に格納するステップ470を計算回数Nまで繰り返す。計算回数の判定はステップ440で行っている。

計算配列の作成を行うステップ410を第6図に示す。

計算配列は、個々のシンボルの計算順序などを格納しておく表である。

ステップ4140では、計算配列に未だ登録されていないメモリを選び、選んだ未登録のメモリの全ての伝搬元のシンボルの値が決定済か否かをステップ4150で判断する。ここで値が決定済であるシンボルとは、計算配列に登録済であるシンボル又は、初期値が自力で決まるシンボルである。

ステップ4150の条件を満たしている場合は、登録できる状態であるため、ステップ4160で、選んだ未登録メモリの名前を、計算配列に登録する。

ある計算時刻TIMEにおける計算ステップ4160を第7図に示す。

計算配列についてステップ4610で第1行から最終行まで処理したか否かを判定しつつ、最終行を処理するまで順次1行ずつ取り出すステップ4620を実行し、ステップ4630からステップ4690まで、その行のメモリの計算結果を求める処理を繰り返し実行し、最終行を処理した段階でステップ460が終了する。

はじめに、ステップ4110で、シンボルマップを順次調べて値が自力で決まるシンボルのメモリに含まれる名前を登録する。

値が自力で決まるシンボルとは、例えば種別が入力のシンボルである。

次にステップ4120で、シンボルマップ中のメモリが計算配列に登録済であるか否かを順次調べていき、全てのメモリが登録済になるまで、ステップ4130からステップ4160で未登録のメモリを登録できる状態になつたかを順次調べ、登録できる状態であれば計算配列に登録する処理を繰り返し実行し、全てのメモリが登録済になつた段階でステップ410の実行が終了する。

尚、ステップ4130から4160までの各ステップの関係を以下に説明する。

まず、ステップ4130でシンボルマップ中のメモリを順次調べていき、全てのメモリを試し終るまで、ステップ4140からステップ4160を繰り返し実行する。全てのメモリを試し終ると、ステップ4130へ戻る。

はじめに、ステップ4630で、計算配列から選ばれたある名前をもつメモリをシンボルマップから抽出し、全ての伝搬元の名前を求める、計算配列から全ての伝搬元の値を抽出する。

次に、ステップ4640で、シンボルマップから自分自身の引数値を抽出し、計算配列から自分自身の前回値を抽出する。

次に、シンボルマップ表から、そのシンボルの種別が何であるかを判断するステップ4650を実行し以下、各命令に応じて処理を行う。

種別がプログラムである場合は、次のような処理が行われる。

ステップ4660で、シンボルマップからそのシンボルの種別にわりあてられたプログラム名が何かを抽出する。次に、ステップ4670でその名前のプログラムを実行し計算結果を今回値に格納する。

種別が自出力である場合は、ステップ4680で、ステップ4630で得られた伝搬元の今回値を計算結果として今回値に格納する。

種別が突合せである場合は、ステップ4690を実行する。ステップ4630で得られた全ての伝搬元の今回値にステップ4640で得られた引数値、すなわちそれぞれの伝搬元に対応する位置の突合せ符号をつけて、加算した値を計算結果として今回値に格納する。

種別が上記以外の場合、その種別に対応した処理を行い、選ばれたその行のメモリの計算結果を求める。

ステップ4610で計算配列について最終行まで処理したことが判定されると、ステップ460が終了する。

以上のような構成により第1図(a)に示すブロック線図を作成し、シミュレーションを行う場合を考える。

第1図(a)において、4は箱Fというシンボル名をもつ前記プログラムブロックのシンボルである。

第1図(b)は箱Fを拡大したイメージである。箱Fというシンボル名のプログラムブロックの処

0個である。

第8図(a)の箱Tという名前のシンボル3は、突合せである。箱Tの伝搬元は例えば、箱Bという名前のシンボルである。箱Tの伝搬先は、例えば、箱Sという名前のシンボルである。

第9図(a)では、3行めのメモリに対応している。伝搬元、伝搬先変数には、突合せの場合、接続位置とシンボル名が格納される。

次に、第8図(a)の状態から第8図(b)のような状態へ変更することを考える。

「名前が箱Fで、種別がプログラムブロックで、プログラム名はHYFUNCで、入力変数はDIN1, DIN2の2個で、出力変数はOUT1の1個で引数変数はP1の1個であるようなシンボルを配置する」という意味の命令を、入力装置例えばタブレットを用いて入力する。

第3図の前処理ステップ210は、入力データから、モデル入力命令の種類がシンボル配置であること、名前が箱Fであること、種別がプログラムブロックであること、前述のようなプログラム

処理内容として、HYFUNCという名前のFORTRANプログラムをユーザが定義している。入力変数はDIN1, DIN2, 出力変数OUT1, 引数変数P1である。

以下において、第1図(a)のようなブロック線図を作成するために、第8図(a)から第8図(b)の、第8図(b)から第8図(c)へ変更していくという方針で説明する。

はじめに、第8図(a)の状態を考える。この時、第9図(a)に示すシンボルマップが作成されている。

例えば、第8図(a)のIN1という名前のシンボル1は、ランプ入力である。他のシンボルと接続されていない。第9図(a)では、1行めのメモリに対応している。伝搬元、伝搬先変数の個数は、まだ0個である。

第8図(a)のIN2という名前のシンボル2は、定数入力である。他のシンボルと接続されていない。第9図(a)では、2行めのメモリに対応している。伝搬元、伝搬先変数の個数は、まだ

名、入力個数、出力個数、引数個数などを生成する。

判断ステップ220で、シンボル配置に対応する処理へすすむ。

種別がプログラムブロックなので、ステップ230では新しいプログラムブロックのシンボル用のメモリをわりあてる。シンボルマップは第9図(a)の最下段にある箱Bの行の下に新たに追加される。

ステップ240で、名前変数に箱F、種別変数にプログラムが代入される。種別がプログラムブロックなので、種別変数にプログラム名、入力個数、出力個数、引数個数のメモリがわりあてられており、それぞれHYFUNC、2個、1個、1個の値が代入される。

ステップ240を実行した結果、シンボルマップに追加した新しいシンボルのメモリの内容が変更されて、第9図(b)のようになる。

後処理ステップ290を実行すると、表示画面が、第8図(a)から第8図(b)のように更新

される。

次に、第8図(b)から第8図(c)のような状態へ変更することを考える。

「IN1という名前のシンボル1と箱Fとを、結線する」という意味の命令を入力すると、第3図の前処理ステップ210は、入力データから、モデル入力の種類がシンボル結線であること、入力端子がIN1であること、出力端子が箱Fの1番目の入力変数であること、などを生成する。

判断ステップ220で、シンボル結線に対応する処理へすすむ。ステップ250からステップ260を実行すると、シンボルマップ250は第9図(c)のように更新される。

ステップ250で、シンボルマップに含まれるメモリの名前変数が、IN1に一致するメモリを検するためIN1が見つかるまで名前変数を順序サーチしていく。第9図(b)の名前の欄の1行目がIN1なので、その行の伝搬元変数を1個新しくわりあてて、箱Fが代入される。

ステップ260で、シンボルマップに含まれる

目が箱Tなので、その行の伝搬元変数を1個新しくわりあて、箱T上の入力端子の伝搬元は箱Fの1番目の出力端子であるという意味の値が代入される。

以上のようなメモリの更新を行った結果、シンボルマップは第9図(c)のようになる。

後処理ステップ290を実行すると、表示画面は第8図(c)のようになる。

次に第1図(b)のようなイメージのプログラムブロックを作成するために箱Fの処理内容として定義されたプログラムを編集するという意味の命令を入力すると、プログラム編集ステップ270を実行し、この中でユーザが箱Fの処理内容として定義したプログラムを編集する。第8図(d)は表示の一例である。

以上の結果、第1図(a)のようなブロック図の作成が終わつたので、モデル入力終了命令を入力し、前処理ステップ210、判断ステップ220、終了ステップ280をとおつて第2図のステップ20の実行が終わる。

メモリの名前変数が、箱Fに一致するメモリを検するため箱Fが見つかるまで名前変数を順次サーチしていく。第9図(b)の名前の欄の7行目が箱Fなので、その行の伝搬元変数を1個新しくわりあて、IN1が代入される。

同様に、「IN2という名前のシンボル2と箱Fの2番目の入力端子とを結線する」という意味の命令を入力すると、ステップ250で、第9図(b)の名前変数の2行目がIN2なので、その行の伝搬先変数を1個新しくわりあて箱Fの2番目の入力端子が代入され、ステップ260で、第9図(b)の名前変数の7行目が箱Fなのでその行の伝搬元変数を1個新しくわりあて、IN2が代入される。

同様に、「箱Fの1番目の出力端子と、箱Tの上の入力端子とを結線する」という意味の命令をすると、ステップ250で、第9図(b)の名前変数の7行めが箱Fなので、その行の伝搬先変数を1個新しくわりあて、箱Tの上が代入され、ステップ260で、第9図(b)の名前変数の3行

次に第2図のステップ30が実行されると、第8図(d)で編集した箱Fというシンボル名のプログラムブロックの処理内容として、ユーザが定義したNYFUNCという名前のプログラムをコンパイルし、制御系CADシステムの全体プログラムとリンクする。

次にシミュレーションステップ40が実行される。完成したシンボルマップ第9図(c)が用いられる。

第5図の計算配列を作成するステップ410を実行すると、計算配列が第10図(a) (b) (c)の順に作成されていく。

第6図のステップ4110を実行すると、第9図(c)の種別の欄を順次調べていく。1行目がランプ入力なので、そのメモリの名前IN1を計算配列の名前の欄に登録する。同様にして、2行目が定数入力なので、IN2を計算配列に登録する。

ステップ4110を実行した結果、計算配列は第10図のように設定される。

次にステップ4120を実行する。シンボルマップ第9図(c)の名前の欄を順次調べていく。3行目の箱Tは計算配列第10(a)に登録されていないので、ステップ4130へすすむ。

次にステップ4120を実行する。シンボルマップ第9図(c)の名前の欄を順次調べていく。3行目の箱Tは計算配列第10図(a)に登録されていないので、ステップ4130へすすむ。

ステップ4130ではシンボルマップ第9図(c)の名前の欄について順次調べていく。はじめ1行目のIN1が試される。IN1は計算配列に登録済なので、判断ステップ4140によつて何もしないでステップ4130へすすむ。次に2行目のIN2が試される。IN1と同様に、何もしないでステップ4130へすすむ。3行目の箱Tは計算配列に未登録であるので、ステップ4150へすすむ。箱Tの伝搬元は箱Bと箱Fであるが、未登録なので、何もしないでステップ4130へすすむ。同様に4行目の箱Sは未登録だが伝搬元の箱Tが未登録なので何もしない。5

ブ第9図(c)の名前の欄について順次調べていく。

IN1は登録済、IN2は登録済なので何もない。

3行目の箱Tは未登録で、全ての伝搬元、箱Bと箱Fが計算配列第10図(b)に登録済なので、ステップ4160が実行され計算配列に登録される。

4行目の箱Sは未登録で、全ての伝搬元、箱Tが登録済なので、ステップ4160が実行され計算配列に登録される。

5行目のOUTは未登録で、全ての伝搬元、箱Bが登録済なので、ステップ4160が実行され計算配列に登録される。

6行目の箱B、7行目の箱Fは登録済なので何もない。

シンボルマップ第9図(c)について全部調べたので、判断ステップ4130を実行すると、ステップ4120へすすむ。

計算配列は、第10図(b)から第10図(c)

行目のOUTは、未登録だが伝搬元が未登録なので何もない。

6行目の箱Bは未登録であるのでステップ4150へすすむ。全ての伝搬元箱Sは未登録だが、初期値は自力で決まる種別の積分であるためステップ4160が実行され計算配列に登録される。

7行目の箱Fは未登録で全ての伝搬元、IN1とIN2が登録済なので、ステップ4160が実行され、計算配列に登録される。

シンボルマップ第9図(c)について全部調べたので、判断ステップ4130を実行すると、ステップ4120へすすむ。

計算配列は第10(a)から第10図(b)のように更新されている。

再びステップ4120を実行する。シンボルマップ第9図(c)の名前の欄を順次調べていく。3行目の箱Tは計算配列第10(b)に登録されていないので、ステップ4130へすすむ。

前と同様に、ステップ4130でシンボルマッ

のように更新されている。

三度ステップ4120を実行する。今やシンボルマップ第9図(c)の名前は全て登録済であるので、計算配列の作成が終了したことになる。完成した計算配列は、第10図(c)である。

第5図の計算配列を作成するステップ410の実行が終つたので、次にシミュレーション条件から、初期設定をするステップ420を実行する。

一例として以下の such なシミュレーション条件を入力した場合を考える。

計算開始時刻 0.5秒

計算終了時刻 1.5秒

計算きざみ 0.1秒

表示シンボル IN1, 箱F, OUT

これらの入力データを用いて、計算回数Nには11が、計算きざみDLTには0.1が、計算時刻TIMEには0.5が設定され、計算時刻と表示シンボルの各行をもつた計算結果を示す図をわりあてる。

ステップ430を実行すると、計算結果を示す

図は第11図(a)のようになる。

初期計算時刻 0.5での初期値は、完成した計算配列第10図(c)を用いて求める。

計算配列第10図(c)のIN1, IN2は自力で今回値が定まる。今回値の欄に全て0.0が設定される。箱Sの初期値を用いて、箱Bの初期値が定まり、今回値の欄に0.0が設定される。IN1, IN2の今回値を用いて、箱Fの初期値が定まり今回値の欄に0.0が設定される。箱B, 箱Fの今回値を用いて、箱Tの初期値が定まり、今回値の欄に0.0が設定される。箱Bの今回値を用いて、OUTの初期値が定まり、今回値の欄に0.0が設定される。

こうして、計算配列の今回値の欄に、初期値が求められた。結果の必要なシンボルの初期値を、計算結果を示す図の1列目に複写後、次回の計算の準備として計算配列の今回値を前回値の欄へ移動させる。

次に判断ステップ440を実行する。計算回数はまだ2回目なので、ステップ450へすすみ。

0.6秒における今回値は0.0となる。

判断ステップ4610を通過し、ステップ4620で、計算配列第10図(c)の3行目、箱Bを取り出す。ステップ4630が実行され、伝搬元箱Sの値0.0を計算配列第10図(c)から抽出し、ステップ4640を通過し、判断ステップ4650を通過し、分岐に対応した処理をすると、計算時刻0.6秒における今回値は0.0となる。

判断ステップ4610を通過し、ステップ4620で、計算配列第10図(c)の4行目、箱Fを取り出す。ステップ4630が実行され、伝搬元IN1の今回値0.1とIN2の今回値0.0を計算配列第10図(c)から抽出し、ステップ4640が実行され、自分自身の引数値をシンボルマップ第9図(c)から抽出し判断ステップ4650を通過し、プログラムに対応した処理ステップ4660を実行すると、プログラム名のNYFUNCを抽出し、ステップ4670でプログラムが実行され、計算時刻0.6秒における今回値

計算時刻を0.5から0.6に更新する。

次に計算ステップ460を実行する。

第7図のステップ4610で処理状況を判断しながら、計算配列第10図(c)について順次処理していく。

ステップ4620で計算配列第10図(c)の1行目、IN1を取り出す。自力で値が定まるのでステップ4630を通過し、ステップ4640の自分自身の引数値1.0, 0.5, 1.5をシンボルマップ第9図(c)から抽出する。判断ステップ4650を通過し、ランプ入力に対応した処理をすると、計算時刻0.6秒における今回値は0.1となる。

判断ステップ4610を通過し、ステップ4620で計算配列第10図(c)の2行目、IN2を取り出す。自力で値が定まるので、ステップ4630を通過し、ステップ4640の自分自身の引数値0.0をシンボルマップ第9図(c)から抽出する。判断ステップ4650を通過し、定数入力に対応した処理をすると、計算時刻

は0.5となる。

判断ステップ4610を通過し、ステップ4620で、計算配列第10図(c)の5行目、箱Tを取り出す。ステップ4630が実行され、伝搬元箱Fの今回値0.5と箱Bの今回値0.0を計算配列第10図(c)から抽出し、ステップ4640が実行され、自分自身の引数値をシンボルマップ第9図(c)から抽出し、判断ステップ4650を通過し、突合せに対応した処理ステップ4690を実行すると、計算時刻0.6秒における今回値は0.5となる。

判断ステップ4610を通過し、ステップ4620で、計算配列第10図(c)の6行目、箱Sを取り出す。ステップ4630が実行され、伝搬元箱Fの今回値0.5計算配列第10図(c)から抽出し、ステップ4640が実行され、自分自身の引数値と自分自身の前回値を抽出し、判断ステップ4650を通過し、積分に対応した処理を実行すると、計算時刻0.6秒における0.05となる。

ステップ460は前回値と今回値との差が無視できることみなせるような計算きざみで計算する方法なので、箱Bを計算するのに用いた値との誤差は、無視できる。

判断ステップ4610を通過し、ステップ4620で、計算配列第10図(c)の7行目、OUTを取り出す。ステップ4630が実行され、伝播元箱Bの今回値0.0を計算配列第10図(c)から抽出し、ステップ4640を通過し、判断ステップ4650を通過して、と自出力に対応した処理ステップ4680を実行すると、計算時刻0.6秒における今回値は0.0となる。

以上により、計算配列の今回値に2回の計算結果が求められた。結果の必要なシンボルの値を計算結果を示す図の2列目に複写し、次回の計算の準備として、計算配列の今回値を前回値の欄へ移動させる。

次に判断ステップ440を実行する。今度は3回目の計算になるのでステップ450へすすみ、計算時刻を0.6から0.7へ更新する。

も以下のような多くの方法が本発明の実施例から容易に推定できる。

プログラム名をあとから定義することができ、また、入力個数、出力個数をユーザがプログラムプロックに対して行つた結果状況を用いて自動的に生成することもでき、引数個数をあとから定義することもできる。

更に、ユーザが引数変数の内容を計算時刻ごと参照又は書換えることができる。尚、書換えにおいては、ユーザが作成したプログラム中において、引数変数に代入する値を変える代入文を挿入することによってなされる。

〔発明の効果〕

本発明によれば、任意の制御動作を記述し、新たな制御要素として登録することにより複雑な動作を行なう制御対象を表現できるので、制御系を解析できる範囲が拡大される効果がある。

4. 図面の簡単な説明

第1図は本発明の一実施例の動作を説明する図、第2図は本発明の一実施例の全体の流れ図、第3

上記と同様に、計算ステップ460を実行する。11回目の計算が終了すると、ステップ470により、計算結果を示す図第11図(c)のように、11列目計算終了時刻1.5秒における計算結果IN1.0、箱Fが1.0、OUTが0.5が格納される。判断ステップ440が実行され、第2図のシミュレーションステップ40の実行が終了する。

本発明によれば、以下に示すことが容易に類推することができる。

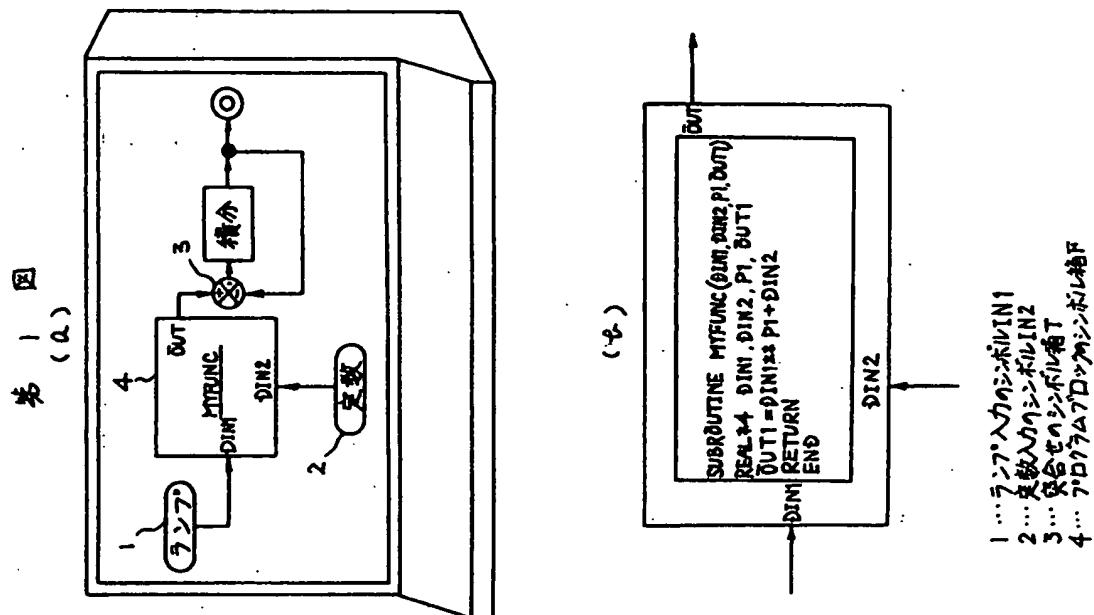
ユーザが任意の制御動作を記述する際にFORTRAN以外のプログラミング言語により記述することができる。また、プログラミング言語以外にも、例えば電気回路図やPAD図などより記述する場合においても本発明の実施例より容易に推定することができる。

ユーザが任意動作を記述する際にプログラムプロックの処理内容として定義したプログラムの属性を保持する方法については、プログラムプロックを配置する際に、ユーザが定義する方法以外に

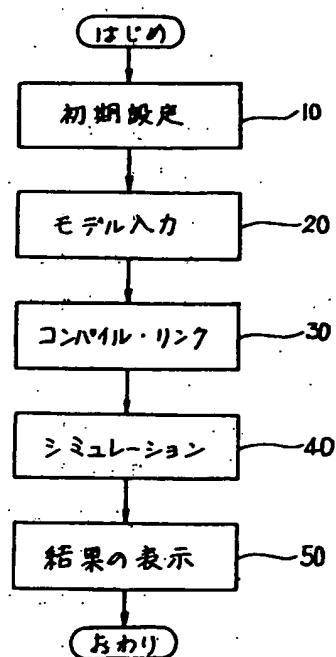
図はモデル入力ステップの詳細な流れ図、第4図はシンボルマップのデータ構造を説明する図、第5図はシミュレーションステップの詳細な流れ図、第6図は計算配列作成ステップの詳細な流れ図、第7図は設定された時刻における計算ステップの詳細な流れ図、第8図は本発明の一実施例を段階的に説明する図、第9図はシンボルマップを示す図、第10図は各シンボルの計算の順序及び前回値と今回値の配列を示す図(計算配列)、第11図は計算結果を示す図である。

4…プログラムプロックのシンボル箱F、20…プロック線図を作成するモデル入力ステップ、40…計算条件を決めて計算を行うシミュレーションステップ、270…ユーザがプログラムプロックの処理内容として定義したプログラムを収集するステップ、460…設定された計算時刻における計算を行なうステップ、4670…該当するプログラムを実行し、計算結果を格納するステップ。

代理人弁理士 小川勝男



第2図



20...フロップ線図を作成するモデル入力ステップ
40...計算条件を決めて計算を行なうシミュレーションステップ

第4図

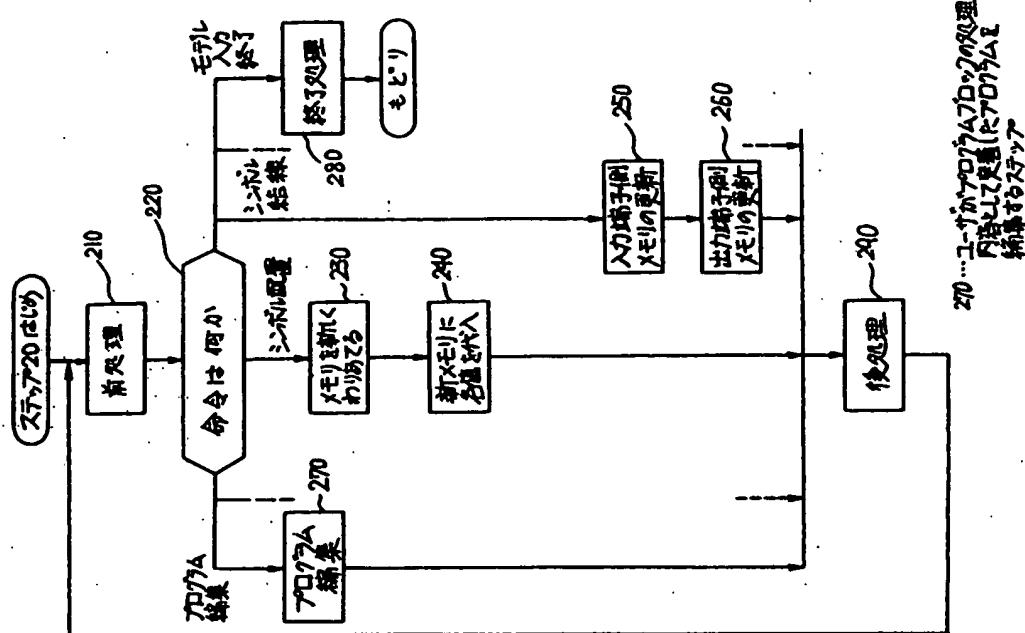
(a)

名前	種別	引数	伝搬元	伝搬先
B0X	FUNC	P1	FROM1	TO
		P2	FROM2	
		P3		

(b)

名前	種別	引数	伝搬元	伝搬先
NULL	B0X	FUNC		
			P1	FROM1 TO NULL
			P2	FROM2 NULL
			P3	NULL

四三



第 4 四

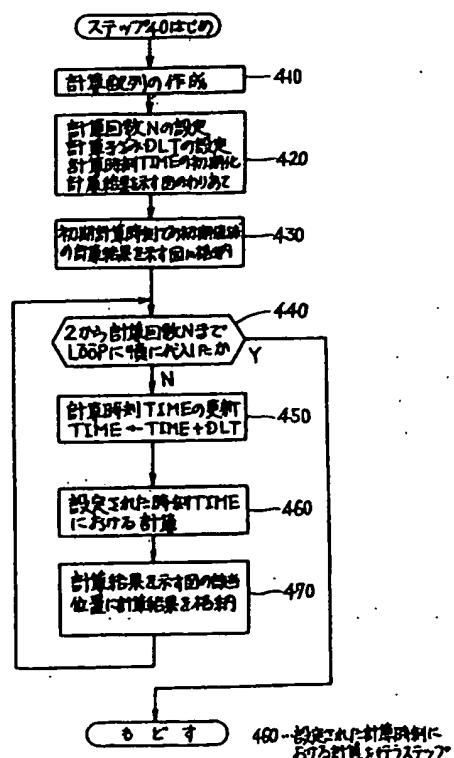
.(C)

名稱	種別	引數	依據元	依據光
	刀刃			

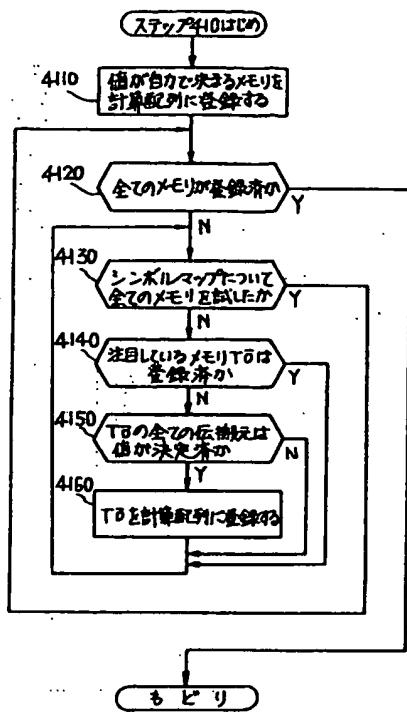
ポイント

(d)

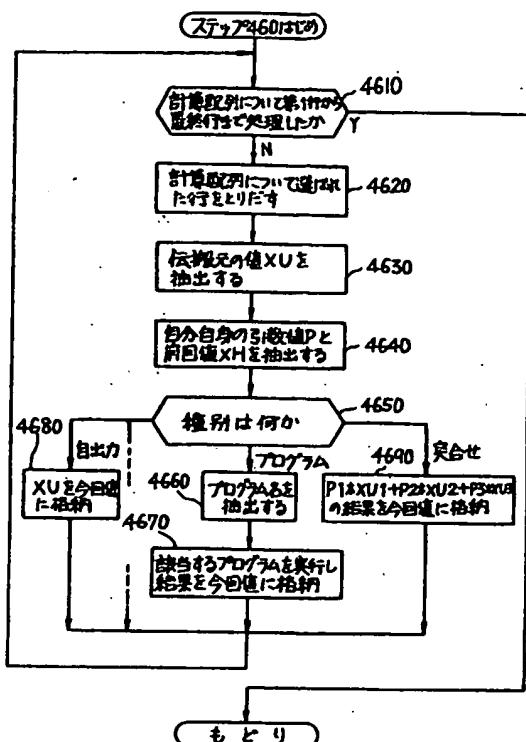
第 5 四



第 6 図

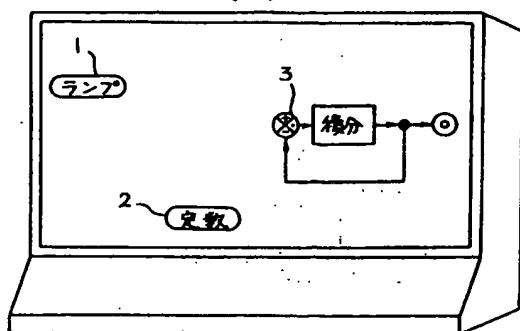


第 7 図

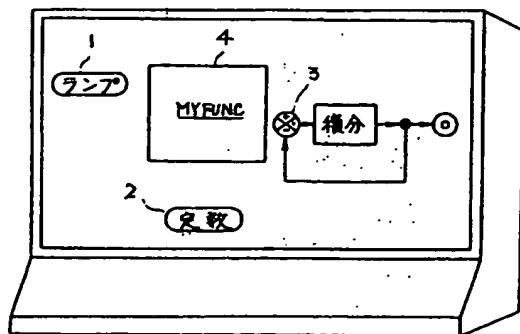


第 8 図

(a)

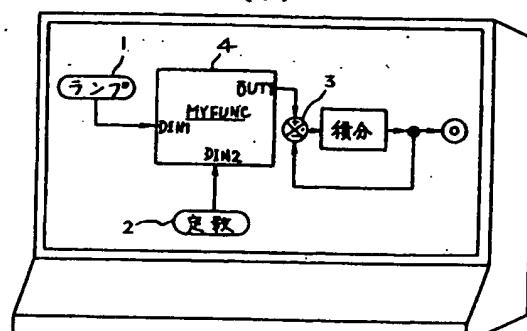


(b)

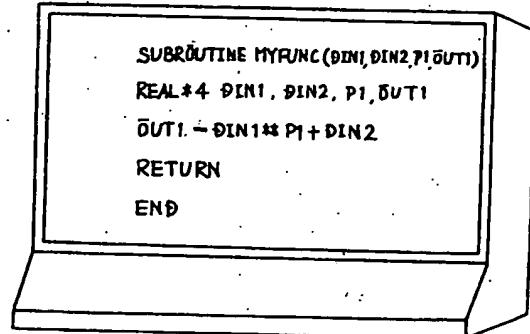


第 8 図

(c)



(d)



第 9 図

(a)

名前	種別	引数	伝搬元	伝搬先
IN1	ランプ	1.0	NULL	NULL
		0.5		
		1.5		
IN2	定数	0.0	NULL	NULL
箱 T	突合セ	0	下は箱B 右は箱S	
		0		
		0		
		0		
箱 S	積分	1.0	箱Tの右	箱B
OUT	出力	NULL	箱B	NULL
箱 B	分数	NULL	箱 S	OUT
				箱Tの下

第 9 図

(b)

名前	種別	引数	伝搬元	伝搬先
IN1	ランプ	1.0	NULL	NULL
		0.5		
		1.5		
IN2	定数	0.0	NULL	NULL
箱 T	突合セ	0	下は箱B 右は箱S	
		0		
		0		
		0		
箱 S	積分	1.0	箱Tの右	箱B
OUT	出力	NULL	箱B	NULL
箱 B	分歧	NULL	箱 S	OUT
				箱Tの下
箱 F	プログラム	0.25	NULL	NULL
	MYFUNC			
	2			
	1			
	1			

第 9 図

(c)

名前	種別	引数	伝搬元	伝搬先
IN1	ランプ	1.0	NULL	箱Fの1
		0.5		
		1.5		
IN2	定数	0.0	NULL	箱Fの2
箱 T	突合セ	+1	下は箱B 右は箱S	
		出口	上は箱F	
		-1		
		0		
箱 S	積分	1.0	箱Tの右	箱名
OUT	出力	NULL	箱B	NULL
箱 B	分歧	NULL	箱 S	OUT
				箱Tの下
箱 F	プログラム	0.25	IN1	箱Tの上
	MYFUNC		IN2	
	2			
	1			
	1			

第 10 図

(a)

名前	前回値	今日値
IN1		
IN2		
箱 B		
箱 F		

(b)

名前	前回値	今日値
IN1		
IN2		
箱 B		
箱 F		

(c)

名前	前回値	今日値
IN1		
IN2		
箱 B		
箱 F		
箱 T		
箱 S		
OUT		

第 11 図

(a)

名前	1回め	2回め	3回め
計測時間	0.5		
IN1	0.0		
箱F	0.0		
DUT	0.0		

(c)

名前	1回め	2回め	3回め
計測時間	0.5	0.6	
IN1	0.0	0.1	
箱F	0.0	0.5	
DUT	0.0	0.0	

(c)

名前	1回め	2回め	3回め	4回め
計測時間	0.5	0.6		1.5
IN1	0.0	0.1		1.0
箱F	0.0	0.5		1.0
DUT	0.0	0.0		0.5

**This Page is Inserted by IFW Indexing and Scanning
Operations and is not part of the Official Record**

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

BLACK BORDERS

IMAGE CUT OFF AT TOP, BOTTOM OR SIDES

FADED TEXT OR DRAWING

BLURRED OR ILLEGIBLE TEXT OR DRAWING

SKEWED/SLANTED IMAGES

COLOR OR BLACK AND WHITE PHOTOGRAPHS

GRAY SCALE DOCUMENTS

LINES OR MARKS ON ORIGINAL DOCUMENT

REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY

OTHER: _____

IMAGES ARE BEST AVAILABLE COPY.

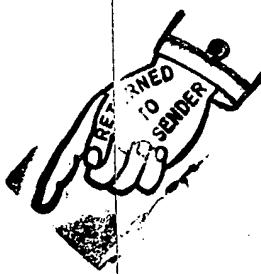
As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.

P.O. BOX 1450
ALEXANDRIA, VA 22313-1450
IF UNDELIVERABLE RETURN IN TEN DAYS

OFFICIAL BUSINESS

02 1A
0004205065 / JUL 05 2006
MAILED FROM ZIP CODE 22314

AN EQUAL OPPORTUNITY EMPLOYER



NO ADDRESS

